

Gregorio Trujillo
Carrasco

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación

PLAN DE ESTUDIOS (PE): Licenciatura en Ciencias de la Computación

AREA: Arquitectura de Computadoras

ASIGNATURA: Lógica Digital y Sistemas Digitales

CÓDIGO: CCOA 008



CRÉDITOS: 6

FECHA: 02/07/2025

Lógica Digital y Sistemas Digitales

El presente documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley y 126 del Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y los integrantes de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación



DATOS GENERALES

Nivel Educativo:	LICENCIATURA
Nombre del Plan de Estudios:	Licenciatura en Ciencias de la Computación
Modalidad:	Escolarizada
Modalidad de impartición de la Asignatura:	Presencial
Nombre de la Asignatura:	Lógica Digital y Sistemas Digitales
UBICACIÓN:	NIVEL BÁSICO
Correlación:	
Asignaturas Precedentes:	Matemáticas Discretas
Asignaturas Consecuentes:	No tiene

Lógica Digital y Sistemas Digitales

El presente documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley y 16 del Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y los integrantes de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación



2. CARGA HORARIA DEL ESTUDIANTE (Ver Malla)

Concepto	Horas por semana		Horas de trabajo independiente por periodo	Total, de horas por periodo	Total, créditos
	Teoría	Práctica			
Horas teoría, práctica y trabajo independiente (16 horas = 1 crédito)	3	2	0	90	6

3. REVISIONES Y ACTUALIZACIONES

Autores:	José Miguel Hurtado Madrid Ernest Cortez Gustavo Trinidad Rubín Linares Berenice Rodríguez Pedroza Hugo Camacho Téllez Elsa Chavira Martínez José Julián Juan Oidor García María Eugenia Narciza Sully Sánchez Gálvez Luis Enrique Morales Aguilar José Luís Hernández Ameca Juan Mejía Palafox
Fecha de diseño:	16/06/2025
Fecha de la última actualización:	Materia de nueva creación

Lógica Digital y Sistemas Digitales

El presente documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley 6 del Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y los egresantes de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación



Fecha de aprobación por parte de la academia de área, departamento u otro.	02/07/2025
Revisores:	Materia de nueva creación
Sinopsis de la revisión y/o actualización:	Materia de nueva creación

4. PERFIL DESEABLE DEL PROFESOR (A) PARA IMPARTIR LA ASIGNATURA:

Disciplina profesional:	Preferentemente del área de Electrónica y/o área afín.
Nivel académico:	Mínimo maestría.
Experiencia docente:	Mínima 2 años.
Experiencia profesional:	Mínima 1 años

5. OBJETIVO:

Aplicar los fundamentos de la lógica digital como soporte esencial para el diseño, análisis e implementación de sistemas digitales y componentes de sistemas computacionales.

Lógica Digital y Sistemas Digitales

El presente documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley del Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y los integrantes de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.

Jose Luis Hernández Amador

Regio Tlaxi
Carola

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación



6. CONTENIDO

Unidad de Aprendizaje 1: Conceptos básicos circuitos eléctricos

Contenido Temático

- 1.1. Conceptos de circuitos eléctricos, electrónicos y digitales.
- 1.2. Variables eléctricas y su medición.
- 1.3. Tipos de señales y sus características.
- 1.4. Instrumentación electrónica.
- 1.5. Tecnología y familia de circuito integrados.
- 1.6. Herramientas de software para electrónica digital.



Referencias

1. Blanco Flores, F. (2000). *Electronica analogica*. Paraninfo.
2. Boylestad, R. L., & Nashelsky, L. (2013). *Electronic devices and circuit theory: International edition* (11a ed.). Pearson.
3. Chenlo, G. (2020). *Electrónica divertida con Raspberry(c): 50 Ejercicios resueltos, 150 propuestos*. Independently Published.
4. Floyd, T. L. (2017). *Electronic devices (electron flow version)* (10a ed.). Pearson.
5. Mukherjee, D., & Sanda, P. K. (2023). *Fundamentos de dispositivos electrónicos*. Edicoes Nosso Conhecimento.
6. Patiño Builes, A. (2021). *Electrónica Básica: Teoría, práctica y ejercicios resueltos y propuestos*. Xalambo S.A.S. (978-958-53364).
7. Vazquez del Real, J. (2013). *Circuitos electronicos analogicos: del diseno al experimento*. Lulu.com.

Lógica Digital y Sistemas Digitales

El presente documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley del Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y los integrantes de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación



Unidad de Aprendizaje 2: Álgebra booleana y circuitos combinacionales

Contenido Temático

- 2.1. Axiomas y teoremas del álgebra booleana.
- 2.2. Funciones booleanas y expresiones canónicas.
- 2.3. Simplificación de funciones booleanas.
- 2.4. Aplicación de funciones booleanas con compuertas lógicas.
- 2.5. Aplicaciones prácticas de sistemas combinacionales.
 - 2.5.1. Sumadores y restadores.
 - 2.5.2. Comparadores de magnitud.
 - 2.5.3. Multiplexores y demultiplexores.
 - 2.5.4. Codificadores y decodificadores.
 - 2.5.5. ALU.



Referencias

- Floyd, T. (2016). Fundamentos de sistemas digitales. México: Pearson.
- Tocci, R., Widmer, N., & Moss, G. (2017). Sistemas digitales. Principios y aplicaciones. México: Pearson.
- Holdsworth, B. (2014). Digital Logic Design 2nd Edition. E.E.U.U.: Butterworth-Heinemann
- Urquía Moraleda, A., & Martín Villalba, C. (2023). *Diseño y análisis de circuitos digitales con VHDL*. UNED - Universidad Nacional de Educación a Distancia.
- Prasad, R. (2021). *Analog and Digital Electronic Circuits: Fundamentals, Analysis, and Applications* (1st ed. 2021.). Springer International Publishing AG. <https://doi.org/10.1007/978-3-030-65129-9>

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación

Unidad de Aprendizaje 3: Circuitos secuenciales

Contenido Temático

- 3.1. Latch y Flip Flop.
- 3.2. Registros.
- 3.3. Contadores.
- 3.4. Memorias.
- 3.5. Máquinas de estados finitos.
 - 3.5.1. Máquina de Moore
 - 3.5.2. Máquina de Mealy



Referencias

- Floyd, T. (2016). Fundamentos de sistemas digitales. México: Pearson.
- Tocci, R., Widmer, N., & Moss, G. (2017). Sistemas digitales. Principios y aplicaciones. México: Pearson.
- Holdsworth, B. (2014). Digital Logic Design 2nd Edition. E.E.U.U.: Butterworth-Heinemann.
- Urquía Moraleda, A., & Martín Villalba, C. (2023). *Diseño y análisis de circuitos digitales con VHDL*. UNED - Universidad Nacional de Educación a Distancia.
- Prasad, R. (2021). *Analog and Digital Electronic Circuits: Fundamentals, Analysis, and Applications* (1st ed. 2021.). Springer International Publishing AG. <https://doi.org/10.1007/978-3-030-65129-9>
- Alcala Jara, J., & Maxinez, D. G. (2003). VHDL El arte de programar sistemas digitales. Ceca.
- Cavanagh, J. (2021). Verilog HDL design examples. CRC Press.
- Perez, & Soto. (2004). Diseño de Sistemas Digitales Con VHDL. Paraninfo.
9. Wecker, D. (2021). Prozessorentwurf Mit Verilog Hdl: Modellierung Und Synthese Von Prozessormodellen. de Gruyter Oldenbourg.

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación



Unidad de Aprendizaje 4: Introducción a sistemas reprogramables

Contenido Temático

- 4.1. Metodología de diseño para sistemas digitales.
- 4.2. Lenguajes de descripción de hardware (HDL).
- 4.3. Lenguaje de síntesis de alto nivel (HLS).
- 4.4. Herramientas de simulación
- 4.5. Aplicaciones en tarjetas de desarrollo

Referencias

1. Mukherjee, D., & Sanda, P. K. (2023). *Fundamentos de dispositivos electrónicos*. Edicoes Nosso Conhecimento.
2. Floyd, T. (2016). *Fundamentos de sistemas digitales*. México: Pearson.
3. Tocci, R., Widmer, N., & Moss, G. (2017). *Sistemas digitales. Principios y aplicaciones*. México: Pearson.
4. Holdsworth, B. (2014). *Digital Logic Design 2nd Edition*. E.E.U.U.: Butterworth-Heinemann
5. Urquía Moraleda, A., & Martín Villalba, C. (2023). *Diseño y análisis de circuitos digitales con VHDL*. UNED - Universidad Nacional de Educación a Distancia.
6. Prasad, R. (2021). *Analog and Digital Electronic Circuits: Fundamentals, Analysis, and Applications* (1st ed. 2021.). Springer International Publishing AG. <https://doi.org/10.1007/978-3-030-65129-9>
7. Alcalá Jara, J., & Maxinez, D. G. (2003). *VHDL El arte de programar sistemas digitales*. Cecsa.
8. Cavanagh, J. (2021). *Verilog HDL design examples*. CRC Press.
9. Perez, & Soto. (2004). *Diseño de Sistemas Digitales Con VHDL*. Paraninfo.
10. Wecker, D. (2021). *Prozessorentwurf Mit Verilog Hdl: Modellierung Und Synthese Von Prozessormodellen*. de Gruyter Oldenbourg.

Lógica Digital y Sistemas Digitales

Este documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley y del Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y los integrantes de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.

Benemérita Universidad Autónoma de Puebla

Rectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación



CONTRIBUCIÓN DEL PROGRAMA DE ASIGNATURA AL PERFIL DE EGRESO

Perfil de egreso

Conocimientos	Habilidades	Actitudes y valores
Tecnologías emergentes. En el diseño de sistemas digitales modernos, se aplican metodologías técnicas que aseguran una integración eficiente entre hardware y software, maximizando el rendimiento del sistema. El uso de tecnologías emergentes como HLS (High-Level Synthesis) y HDL (Hardware Description Languages) permite la creación de arquitecturas complejas mediante herramientas de software especializadas, facilitando la implementación en dispositivos reconfigurables como FPGAs. Esta línea de desarrollo impulsa la innovación tecnológica al permitir la generación de sistemas digitales sofisticados,	• Interactuar con usuarios y especialistas de diversas áreas de conocimiento. El software debe ser diseñado en estrecha correspondencia con las características del hardware en el que se ejecutará, para cumplir con objetivos como la optimización del rendimiento, la capacidad de respuesta del sistema digital, etc. Un diseño eficiente entre software y hardware maximiza el aprovechamiento de los recursos tecnológicos disponibles, es esencial para	• Mentalidad positiva ante cambios científicos tecnológicos. Proactividad de los estudiantes para investigar, experimentar y encontrar soluciones de manera independiente. • Trabajo en equipo. Se requiere la comunicación clara, la colaboración, el respeto mutuo y la responsabilidad. Es fundamental que cada integrante escuche activamente, comparta ideas y conocimientos, y cumpla con sus tareas de forma comprometida, capacidad para resolver conflictos. • Inclusión. Adaptarse a diferentes opiniones y aportar al logro de objetivos comunes fortalece la

Lógica Digital y Sistemas Digitales

El presente documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley y 26 del Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y los integrantes de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación



Perfil de egreso

Conocimientos	Habilidades	Actitudes y valores
combinando la flexibilidad del software con la potencia del hardware programable. • Metodologías de la investigación. En el desarrollo de sistemas digitales es posible aplicar la metodología de diseño y validación de sistemas embebidos o digitales, que combina enfoques experimentales, de simulación y de implementación práctica. Se investigan tecnologías actuales como FPGAs, ASICs, microcontroladores y herramientas como HDL, HLS y simuladores. El diseño de prototipos para desarrollar un modelo funcional del sistema usando lenguajes como VHDL, Verilog o herramientas de alto nivel como Vivado HLS, es de suma importancia. La simulación y	el desarrollo de soluciones computacionales efectivas, ya que el software depende directamente de la arquitectura del hardware para resolver problemas complejos de manera ágil y precisa. Desarrollar y aplicar metodologías para el análisis, diseño e implementación de sistemas de cómputo. En el diseño de sistemas digitales modernos, se aplican metodologías técnicas que aseguran una integración eficiente entre hardware y software, maximizando el rendimiento del sistema. El uso de tecnologías emergentes como HLS (High-Level Synthesis) y HDL (Hardware Description	cohesión del grupo y mejora resultados colectivos • Respeto. Mostrar y promover acciones como escuchar atención a los demás, aceptar opiniones diferentes sin juzgar, tratar a todas las personas con cortesía y amabilidad, y reconocer el valor de cada individuo. Cumplir con normas de convivencia, evitar actitudes ofensivas discriminatorias, y fomentar un ambiente de inclusión y empatía.

Lógica Digital y Sistemas Digitales

Este presente documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley Orgánica y el artículo 6 del Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y los miembros de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.

Gregorio Trinidad Garza

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación



Perfil de egreso		
Conocimientos	Habilidades	Actitudes y valores
validación que simula el comportamiento del hardware para verificar su funcionalidad antes de implementarlo físicamente, son parte de las etapas indispensables. La implementación física, esto es el diseño se carga en un dispositivo real (como una FPGA) para pruebas en condiciones reales. La evaluación y mejora para recopilan datos de rendimiento, consumo, latencia, etc., y se ajusta el diseño para optimizarlo, el conjunto de estas etapas lleva a generar soluciones para problema específicos del área.	Languages) permite la creación de arquitecturas complejas mediante herramientas de software especializadas, facilitando la implementación en dispositivos reconfigurables como FPGAs. Esta línea de desarrollo impulsa la innovación tecnológica al permitir la generación de sistemas digitales sofisticados, combinando la flexibilidad del software con la potencia del hardware programable. • Comunicarse en un lenguaje extranjero. La consulta de manuales técnicos para dispositivos y componentes pone en práctica la lectura y comprensión de un segundo idioma; el uso de software especializado para el uso de	

Lógica Digital y Sistemas Digitales

Este documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley y del Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y los integrantes de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación



Perfil de egreso

Conocimientos	Habilidades	Actitudes y valores
	tarjetas de desarrollo pone en práctica idiomas extranjeros.	

8. Describa cómo el eje o los ejes transversales contribuyen al desarrollo de la asignatura

dez Ameca

Eje (s) transversales	Contribución con la asignatura
Formación Humana y Social	Fomentar la empatía, responsabilidad, compromiso mediante actividades de trabajo de equipo y grupos de trabajo.
Desarrollo de Habilidades en el uso de las Tecnologías de la Información y la Comunicación	Se utilizan herramientas digitales para generar productos académicos tales como software especializado.
Desarrollo de Habilidades del Pensamiento Complejo	Se desarrolla el pensamiento crítico mediante la aplicación del método analítico.

Lógica Digital y Sistemas Digitales

El presente documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley Orgánica y el artículo 6 del Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y sus integrantes de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación



Lengua Extranjera	Se fomenta el lenguaje extranjero mediante el uso de material de trabajo, manuales, bibliografía y herramientas digitales.
Innovación y Talento Universitario	Mediante el desarrollo del pensamiento analítico y la repetición de prácticas de laboratorio se fomenta la iniciativa e imaginación para proponer soluciones innovadoras a problemas del área.
Educación para la Investigación	Se utilizan herramientas digitales tales como software especializado para el diseño de sistemas digitales e implantarlos en dispositivos reprogramables. Aplicando el método analítico y la metodología de investigación, se presentan productos académicos que justifiquen el trabajo desarrollado.

Lógica Digital y Sistemas Digitales

Este documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley y el Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y los miembros de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación



3. Criterios y Acciones del SEAES relacionados con el perfil de egreso

Criterio(s)	Acción (es)	Contribución con el Perfil de Egreso
Vanguardia	1. Conocimiento de las principales innovaciones científicas y tecnológicas, así como de las humanidades, relacionadas con la profesión.	El uso de herramientas digitales de vanguardia permite mantenerse actualizado para análisis de problemas modelados en esta área.
Excelencia	1. Desarrollo del pensamiento crítico a partir de la libertad, el análisis, la reflexión y la argumentación. 2. Conocimiento del estado que guardan las bases y científicas, tecnológicas y humanísticas de la profesión. 3. Capacidades y habilidades profesionales para la resolución de problemas. 4. Generación de capacidades productivas e innovadoras	Con el análisis de problemas modelados y aplicación de tecnologías se desarrollan habilidades tecnológicas.

Lógica Digital y Sistemas Digitales

Este documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley del Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y sus integrantes de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación

10. ESTRATEGIAS, TÉCNICAS Y RECURSOS DIDÁCTICOS

Estrategias y Técnicas didácticas	Recursos didácticos
• <i>Aprendizaje basado en problemas</i> • <i>Aprendizaje basado en proyectos</i> • <i>Ejercicios dentro de clase</i> • <i>Exposición audiovisual</i> • <i>Exposición oral</i> • <i>Lecturas obligatorias</i> • <i>Portafolios y documentación de avances</i> • <i>Prácticas de taller o laboratorio</i> • <i>Trabajo de investigación</i> • <i>Trabajo en equipo</i>	• <i>Impresos (textos): libros, documentos...</i> • <i>Materiales de laboratorio</i> • <i>Materiales audiovisuales</i> • <i>Software especializado</i> • <i>Plataformas educativas (LMS)</i>



Lógica Digital y Sistemas Digital

El presente documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley del Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y sus integrantes de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación



11. CRITERIOS DE EVALUACIÓN

Criterios	Porcentaje
• Examen Departamental	15 %
• Exposición de seminarios por los alumnos	
• Informe de prácticas	50 %
• Mapas conceptuales	
• Mapas mentales	
• Participación en clase	
• Portafolios	
• Presentación en clase	
• Proyecto	35 %
• Resolución de problemas	
Total	100 %

REQUISITOS DE ACREDITACIÓN

Para ser considerado como alumno en la Unidad Académica en la BUAP.

Asistir como mínimo al 80% de las sesiones para tener derecho a exentar por evaluación continua y/o presentar el examen final en ordinario o extraordinario.

Lógica Digital y Sistemas Digitales

El presente documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley Orgánica y el artículo 6 del Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y los integrantes de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.

Benemérita Universidad Autónoma de Puebla

Vicerrectoría de Docencia

Dirección de Educación Superior

Facultad de Ciencias de la Computación

Asistir como mínimo al 70% de las sesiones para tener derecho al examen extraordinario.

Cumplir con las actividades académicas y cargas de estudio asignadas que señale el PE.

Notas:

La entrega del programa de asignatura, con sus respectivas actas de aprobación, deberá realizarse en formato electrónico, vía oficio emitido por la Dirección o Secretaría Académica, a la Dirección de Educación Superior.



Lógica Digital y Sistemas Digitales

Este documento es Propiedad Intelectual de la Benemérita Universidad Autónoma de Puebla, conforme a lo previsto en el artículo 8 de su Ley del Estatuto Orgánico Universitario. La utilización del mismo es para uso exclusivo de la Benemérita Universidad Autónoma de Puebla y los integrantes de la comunidad universitaria, en cumplimiento de los fines de docencia, investigación y extensión de la cultura.

Queda estrictamente prohibida la reproducción total o parcial de su contenido o cualquier uso, distintos a los señalados en el párrafo anterior.